

Wichtigste Fragen ETI

26.6.2007

Was besonders wichtig war für die Prüfung sind folgende Sachen:

-Kennlinie eines Inverters (Seite 8)

-Kapazitive Belastung integrierter Schaltkreise (S. 11-12)

-Zustandsdiagramme (auch erstellen)

-PLA (ASICs): Entwurf + Minimierung, KV-Diagramm,
(nur Punkte setzen bei Prüfung) (S. 64)
+Wahrheitstabelle (DNF!)

-Schmitt-Trigger (inv+ nicht inv) (Seite 42 ff)

-Asynchrone Signale
(S. 287)

-Scheduling Algorithmen (Round-Robin + ShortestJobFirst), TimeSlice (S. 269)

-Interprozesskommunikation
(besonders wichtig: S. 281 Abb. 11.4; war in komplexerer Form verlangt)

-Speicherverwaltung (Berechnen!)