



TECHNISCHE  
UNIVERSITÄT  
WIEN  
  
VIENNA  
UNIVERSITY OF  
TECHNOLOGY

# MAGISTERARBEIT

## Diploma Thesis T E M P L A T E

Ausgeführt am Institut für

Atomphysik

der Technischen Universität Wien

unter der Anleitung von

o.Univ.Prof. Dipl.-Ing. Dr. Dr.h.c.mult. Montgomery Burns

durch

**Homer J. Simpson**

Gasse 5/1/8

A-9999 Springfield

Springfield, am 30. Mai 2006

# Danksagung

Bla  
Bla Bla Bla Bla

# Contents

<b>1. Introduction</b>	<b>6</b>
1.1. Motivation . . . . .	6
<b>2. Conclusion and Outlook</b>	<b>7</b>
<b>A. Schematics</b>	<b>8</b>
<b>B. Acronyms</b>	<b>9</b>
<b>C. Bibliography</b>	<b>10</b>

## List of Figures

## List of Tables

# Chapter 1.

# Introduction

## 1.1. Motivation

[illegible]

[Bri03] Zitat.

## Chapter 2.

## Conclusion and Outlook

[illegible]

## **Appendix A.**

### **Schematics**



# **Appendix B.**

## **Acronyms**

**VHDL** Very High Speed Integrated Circuit Hardware Description Language

**VPMA** Virtually Parallel Machine Architecture

# **Appendix C.**

## **Bibliography**

[Bri03] Brian.H.Wilcox. Robotic vehicle system engineering. Internet, April 2003.  
<http://team.caltech.edu/members/RoboticVehicleSystemEngineering3.pdf>.